

[모듈
작업
표준]

모듈 제품 사양서

 양산 / 개발 / 평가

제 품 명	LTA460HM04-C
작성일자	2010. 08. 14

등록 No			개발5G	기안자
배포일자	2010/08/14	배포공정 No	기안부서	
제 목	[4] IT 단 82 pin 쪽 보드 연결 사양		LTA460HM04-C	
			적용 Model	모 표준번호
	INLINE/외관검사			

[SIGNAL 51PIN MAP]

Pin	Symbol	Description	Pin	Symbol	Description
1	12V	DC power supply	26	Rx4[A]P	4th, 8thLVDS Signal +
2	12V	DC power supply	27	Rx4[B]N	4th, 8thLVDS Signal -
3	12V	DC power supply	28	Rx4[B]P	4th, 8thLVDS Signal +
4	12V	DC power supply	29	Rx4[C]N	4th, 8thLVDS Signal -
5	12V	DC power supply	30	Rx4[C]P	4th, 8thLVDS Signal +
6	GND	Ground	31	GND	Ground
7	GND	Ground	32	Rx4CLK-	4th, 8thLVDS Clock -
8	GND	Ground	33	Rx4CLK+	4th, 8thLVDS Clock +
9	GND	Ground	34	GND	Ground
10	Rx2[A]N	2nd, 6thLVDS Signal -	35	Rx4[D]N	4th, 8thLVDS Signal -
11	Rx2[A]P	2nd, 6thLVDS Signal +	36	Rx4[D]P	4th, 8thLVDS Signal +
12	Rx2[B]N	2nd, 6thLVDS Signal -	37	Rx4[E]N	4th, 8thLVDS Signal -
13	Rx2[B]P	2nd, 6thLVDS Signal +	38	Rx4[E]P	4th, 8thLVDS Signal +
14	Rx2[C]N	2nd, 6thLVDS Signal -	39	GND	Ground
15	Rx2[C]P	2nd, 6thLVDS Signal +	40	SCL	I2C SCL
16	GND	Ground	41	SDA	I2C SDA
17	Rx2CLK-	2nd, 6thLVDS Clock -	42	TCON-RDY	TCON READY signal
18	Rx2CLK+	2nd, 6thLVDS Clock +	43	B-INT	Bus release
19	GND	Ground	44	ACC SEL	ACC On/Off
20	Rx2[D]N	2nd, 6thLVDS Signal -	45	LVDS SEL	JEIDA/Normal
21	Rx2[D]P	2nd, 6thLVDS Signal +	46	DCC SEL	DCC ON/OFF
22	Rx2[E]N	2nd, 6thLVDS Signal -	47	LUT SEL 0	DCC Look-up Table Select
23	Rx2[E]P	2nd, 6thLVDS Signal +	48	LUT SEL 1	
24	GND	Ground	49	LUT SEL 2	
25	Rx4[A]N	4th, 8thLVDS Signal -	50	SEL0	SEC Internal Use Only
			51	SEL1	

등록 No	2010/08/14		기안부서	개발5G	기안자
배포일자	배포공정 No		적용 Model	LTA460HM04-C	
제 목	[4-1] 제품 PIN MAP		모 표준번호		

[설비 SETTING 참조사항]



ITEM	SYMBOL	MIN.	TYP.	MAX.	UNIT	NOTE
Power Supply Voltage	VDD	10.8	12	13.2	V	(1)
Interface Type	AIPI+	Tcon 내장형				
	(a) Black	-	940	1200	mA	(2),(3)
	(b) White	-	1110	1400	mA	
(c) N-pattern	-	1350	1700	mA		
Vsync Frequency	fV	45	60	65	Hz	
Hsync Frequency	fH	48	67.5	72	kHz	
Main Frequency	fDCLK	130	148.5		MHz	
Rush Current	IRUSH	-	4	4.5	A	(4)

등록 No		기안부서		개발5G		기안자		
배포일자		검사공정		적용 Model		LTA460HM04-C01		
제 목		[4-2] 제품 설비 구동 사양						
NO.	PMS Variable	대분류	입력 조건 값	입력 값	PMS Variable	대분류	입력 값	입력 조건 값
1	PRODUCT GROUP	제품 모델명	Text 0~20Byte	LTA460HM04-C01	THD	구동 TIMMING HORIZONTAL	960	DUAL/QUAD/FULLQUAD의 HORIZONTAL 설비입력값은 제품TIMMING값의 1/2 값임 SINGLE은 제품,설비 동일 * NO.25 참조
2	VDD_VOLT	C-PBA 구동전압사양	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)	12	THP		47	
3	VBL_VOLT	인버터 구동전압사양	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)	24V	THS		93	
4	ADIM_VOLT	A-DIMMING 사양	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)	3.3V	TH		1100	
5	PWM_DUTY	PWM DIMMING 사양	입력값 ; 0~100% (인버터 타임을 필요시만 입력) 역위상-단축 = RP1 역위상-양축 = RP2 동위상-단축 = EP1 동위상-양축 = EP2 하나로 TV = HAVARO	-	TVD	1080	입력 값 ; 1 ~ 4095 (소수점 사용 없음)	
6	IP_SELECT	발란스보드 사양	(EDGE LED)	(EDGE LED)	TVP	15		
7	LAMP_COUNT	LAMP 개수	EDGE LED 148ea	EDGE LED 148ea	TVS	30		
8	LAMP_CURRENT	LAMP CURRENT	입력 값 ; 0 ~ 100 (소수점 이하 한자리 적용)	120mA	TV	1125		
		TOTAL_CURRENT	입력 값 ; 1 ~ 100 (소수점 이하 한자리 적용)					
9	DOT_CLOCK	DOT CLOCK(Mhz) 사양	DUAL/QUAD/FULLQUAD의 HORIZONTAL 설비입력값은 제품TIMMING값의 1/2 값임 SINGLE은 제품,설비 동일 * NO.25 참조	74.25				
10	FLICKER_TYPE	FLICKER 조절 방식	DVR-PURSE / 12C-DVR(NORMAL) GENIE LITE / IRIS / MCF1(SPRINT)	12C-DVR(NORMAL)	DATA BIT 사양		8	8 / 10 / 12
11	SHAKE_SYNC	동기화 방식	미입력 = 사용안함 Hsync만 동기 필요시 : H Vsync만 동기 필요시 : V Hsync + Vsync 모두 필요시 : HV	미입력	BIIST CONTROL 유.무		N	N / Y
12	FLICKER_PAT	FLICKER TEST PATTERN	1*1	1*1	LCD_TYPE		DUAL	SINGLE DUAL QUAD = DUAL 입력, QUAL 출력 모델 FULLQUAD = QUAD 입력 모델
13	RESOLUTION	해상도	1920*1080	1920*1080	POL 사양		ANTI GLARE	ANTI GLARE
14	HVS	HVS 사용 유.무	Y	Y	CUSTOMER		TCL	Text 0~20Byte



■ 기존 작업사양서 대비 TIMING 입력값이 상이하니 상기 FORMAT에 대해서는
입력값 그대로 설비 SETTING할것

등록 No	기안부서		기안자
배포일자	2010/08/14	적용 Model	LTA460HM04-C01
제 목	포장 사양 [Packing]		
항 목	종 량	비 고	
TFT-LCD MODULE	11.3 kg/pcs	실리카겔 제품당 3개입 (10g X 3)	
BOX	200.8 kg/box (포장포함)	16 modules/box	
		모 표준번호	

- ▶ Packing Pallet Box (LJ69-02227A, 46"공용)
- ▶ Cushion-Foam (LJ69-02068B, 46"EDGE)
- ▶ Module (16 EA) in Bag-Shielding (6902-001218, 46"공용) with Silica Gel 3ea/1Module → Module배면에 투입
- ▶ Pallet-Plastic (LJ69-01833A, 46"공용)

